

[Ref #Q54398]

1. Japanese Unexamined Patent Application No. H6-85842
2. Japanese Unexamined Patent Application No. H7-154424
3. Japanese Unexamined Patent Application No. H9-27812

Claims 1, 2, 4

Citations 1-3 each describe an ATM (transaction machine) wherein a shared buffer is logically partitioned and controlled by the setting of service classes in class information registers.

Claim 3

Citations 1-2 also describe timing which carries out apportionment of a logically partitioned memory.

B. As stipulated by the Patent Law, Section 29, No. 2 a patent cannot be received because the invention(s) relating to the following Claim(s) of the present application is identical to an invention(s) described in a Specification or Figure originally attached to the following Patent Application documents which make up a Patent Application predating the present application and published subsequent to the present application, the inventor(s) pertaining to the present application are not identical to the person(s) who achieved the aforementioned invention(s) relating to the Patent Application predating the present application, and at the time of the present application, the applicant is not identical to the applicant pertaining to the aforementioned Patent Application.

Note

1. Japanese Patent Application No. H10-163319 (Japanese Unexamined Patent Application No. H11-17708, Priority date 06/11/1997)
2. Japanese Patent Application No. H9-281930 (see Japanese Unexamined Patent Application No. H11-122257)

Claims 1-4

Prior Application 1 describes an ATM switch which mechanically alters the logical buffer size having priority order.

Claims 1, 2, 4

Prior Application 2 describes an ATM (transaction machine) which performs output and priority class assignment according to a FIFO assignment table.

Record of Prior Art Literature Search Results

Searched Fields	H04L 12/56, 12/28
Prior Art Literature	Japanese Unexamined Patent Application No. H10-79979 Japanese Unexamined Patent Application No. H9-8812 Japanese Unexamined Patent Application No. H3-240338 Japanese Patent Publication No. S56-32819 (Technologies mechanically changing a memory area)

This Record of Prior Art Literature Search Results does not constitute a reason for rejection.

[Ref. # Q54398 AN: 09/313,079]

1. Japan Unexamined Patent Publication H4-96546

Claims 1~4

Cited in Cited Literature 1 are an ATM switch that offers multiple service classes, and an ATM switch that splits one buffer into logical classes and memorizes cells for the purpose of efficiently utilizing the buffer.

It is cited on page 3, lower right column, line 18 to page 4, upper left column, line 2 that if there is no class buffer, then there is no class buffer list thereof.

Record of Prior Art Literature Search Results

- Searched Fields: H04L 12/56, 12/28
- Prior Art Literature Japan Unexamined Patent Publication No. H9-27812
 Japan Unexamined Patent Publication No. H6-338905
 Japan Unexamined Patent Publication No. H4-276943
 (Technology that logically divides buffers according to service class)

整理番号 40310015

発送番号 022152

発送日 平成12年 1月25日 1 / 2

拒絶理由通知書

特許出願の番号 平成10年 特許願 第137175号

起案日 平成12年 1月19日

特許庁審査官 吉田 隆之 9077 5X00

特許出願人代理人 高橋 詔男 (外 3名)様

適用条文 第29条第2項

この出願は、次の理由によって拒絶をすべきものである。これについて意見があれば、この通知書の発送の日から60日以内に意見書を提出して下さい。

理 由

A. この出願の下記の請求項に係る発明は、その出願前日本国内又は外国において頒布された下記の刊行物に記載された発明に基いて、その出願前にその発明の属する技術の分野における通常の知識を有する者が容易に発明をすることができたものであるから、特許法第29条第2項の規定により特許を受けることができない。

記

1. 特開平4-96546号公報

■請求項 1 - 4

引用例1には、複数のサービスクラスを提供するATM交換機であって、バッファを有効利用するために1つのバッファを論理的に各クラスに分割してセルを記憶するATM交換機が記載されている。

そのクラスのバッファが存在しない場合、そのクラスのバッファリストが存在しないことは、3頁右下欄18行～4頁左上欄2行に記載されている。

続葉有

発送番号 022152

発送日 平成12年 1月25日 2 / 2

続 葉

上記の他に拒絶の理由が新たに発見された場合には、再度拒絶の理由が通知される。

この拒絶理由通知の内容に対する質問、および面接の希望があれば、
特許庁審査第五部データネットワーク：吉田(Tel:03-3581-1101内線3594)まで

先行技術文献調査結果の記録

- ・調査した分野 H04L 12/56 , 12/28
- ・先行技術文献 特開平9-27812号公報
特開平6-338905号公報
特開平4-276943号公報
(サービスクラス別に論理的にバッファを分割する技術)

なお、この先行技術文献調査結果の記録は、拒絶理由を構成するものではない。